



链滴

Makefile 简单通用实例

作者: [Micle](#)

原文链接: <https://ld246.com/article/1513040146956>

来源网站: [链滴](#)

许可协议: [署名-相同方式共享 4.0 国际 \(CC BY-SA 4.0\)](#)

介绍

习惯用ide的我们可能忘了C/C++或者其他程序编译的原理，可以像我一样试试用gcc来编译，链接程序；但是程序变大，代码文件变多，这个过程每次修改都需要执行，makefile就是用来记录下你的编译规则，每次重新编译就只需要重新执行makefile。在我看来，对项目源码的管理也是程序员的一项重要能力。

通用实例

```
# 目录配置
DIR=$(shell pwd)
SRC_DIR=$(DIR)/src
INCLUDE_DIR=$(DIR)/include
DEBUG_DIR=$(DIR)/debug
OBJS=$(DEBUG_DIR)/*.o

# 命令设置
CC=gcc
CFLAGS=-g -c
PROJNAME=build
MODULE=main init_socket http_session get_time util

# 链接
$(PROJNAME):$(foreach i,$(MODULE),$(i).o)
    $(CC) -o $(DEBUG_DIR)/$(PROJNAME) $(OBJS)

# 循环编译所有模块
define funC
$(1).o:$(INCLUDE_DIR)/*.h
    $(CC) $(CFLAGS) -o $(DEBUG_DIR)/$(1).o $(SRC_DIR)/$(1).c
endif

$(foreach j,$(MODULE),$(eval $(call funC,$(j))))

# 定义make clean命令对应操作
clean:
    rm $(DEBUG_DIR)/*.o $(DEBUG_DIR)/$(PROJNAME)
```